



Universidade do Porto

FEUP Faculdade de Engenharia



Ata nº8

Data: 16/07/2015

Hora de início: 10:00

Hora de fim: 12:00

Local: Faculdade de Engenharia da Universidade do Porto

Participantes: João Tavares, Prof. Dr. Carlos Ramos

Ordem de trabalhos

- Implementação do modelo em Matlab/Simulink
- Simulação
- Capítulo 2 da Dissertação Estado da Arte

Discussão e decisões

- Modelo: funcionamento do conversor e possibilidades de controlo
- Modelo: ligação entre todos os blocos
- Simulação: alterar o bloco da rede de forma a efetuar simulações com um maior horizonte temporal de forma a reduzir o tempo de simulação
- Estado da arte: conteúdos e aspetos de escrita (referências, imagens)